

日 本 国 特 許 庁

PATENT OFFICE  
JAPANESE GOVERNMENT

JCS42 U.S. PTO  
09/666521  
09/20/00

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日

Date of Application:

1999年 9月24日

出 願 番 号

Application Number:

平成11年特許願第271235号

出 願 人

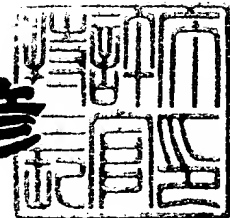
Applicant (s):

株式会社半導体エネルギー研究所

2000年 6月29日

特許庁長官  
Commissioner,  
Patent Office

近 藤 隆 彦



出証番号 出証特2000-3051202

【書類名】 特許願

【整理番号】 P004361-02

【提出日】 平成11年 9月24日

【あて先】 特許庁長官 近藤 隆彦 殿

【国際特許分類】 H01L 21/00

【発明者】

【住所又は居所】 神奈川県厚木市長谷 3 9 8 番地 株式会社半導体エネルギー研究所内

【氏名】 小山 潤

【特許出願人】

【識別番号】 000153878

【氏名又は名称】 株式会社半導体エネルギー研究所

【代表者】 山崎 舜平

【手数料の表示】

【予納台帳番号】 002543

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【プルーフの要否】 要

【書類名】明細書

【発明の名称】 E L 表示装置および電子装置

【特許請求の範囲】

【請求項 1】

T F T、前記 T F T に電氣的に接続された画素電極、前記画素電極を陰極もしくは陽極とする E L 素子、及び前記 E L 素子を封入する絶縁層が形成された E L 表示装置と、

前記 E L 素子にアナログ画像信号を印加する手段と、

前記アナログ画像信号をガンマ補正する手段とを有することを特徴とする電子装置。

【請求項 2】

請求項 1 において、前記ガンマ補正するためのデータを記憶するメモリを有することを特徴とする電子装置。

【請求項 3】

請求項 1 または請求項 2 において、前記画素電極に対応した位置にカラーフィルターが形成されていることを特徴とする電子装置。

【請求項 4】

請求項 1 または請求項 2 において、前記 E L 素子は、青色発光層を有する第 1 の画素と、緑色発光層を有する第 2 の画素と、赤色発光層を有する第 3 の画素とを含むことを特徴とする電子装置。

【請求項 5】

請求項 1 乃至 4 のいずれか一において、前記ガンマ補正は、赤色の信号を増幅させることを特徴とする電子装置。

【請求項 6】

請求項 1 乃至 4 のいずれか一において、前記ガンマ補正は、青色または緑色の信号を減衰させることを特徴とする電子装置。

【請求項 7】

請求項 1 乃至 4 のいずれか一において、前記ガンマ補正は、青色、緑色、及び赤色の信号に対してそれぞれ独立に行われることを特徴とする電子装置。

【請求項 8】

請求項 1 乃至 7 のいずれか一において、前記 E L 素子はポリマー系有機材料からなる発光層を含むことを特徴とする電子装置。

【請求項 9】

T F T と、

前記 T F T に電氣的に接続された画素電極と、

前記画素電極を陰極もしくは陽極とする E L 素子と、

前記 E L 素子を封入する絶縁層と、

前記 E L 素子にアナログ画像信号を印加する手段と、

前記アナログ画像信号をガンマ補正する手段とを同一基板上に有することを特徴とする E L 表示装置。

【請求項 10】

請求項 9 において、前記ガンマ補正するためのデータを記憶するメモリを有することを特徴とする E L 表示装置。

【請求項 11】

請求項 9 または請求項 10 に記載の E L 表示装置を用いたことを特徴とする電子装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本願発明は半導体素子（半導体薄膜を用いた素子、代表的には薄膜トランジスタ）を基板上に作り込んで形成された E L（エレクトロルミネッセンス）表示装置及びその E L 表示装置を表示部として有する電子装置（電子デバイス）に関する。

【0002】

【従来の技術】

近年、基板上に薄膜トランジスタ（以下、T F T という）を形成する技術が大幅に進歩し、アクティブマトリクス型表示装置への応用開発が進められている。特に、ポリシリコン膜を用いた T F T は、従来のアモルファスシリコン膜を用い

た T F T よりも電界効果移動度が高いので、高速動作が可能である。そのため、従来、基板外の駆動回路で行っていた画素の制御を、画素と同一の基板上に形成した駆動回路で行うことが可能となっている。

【 0 0 0 3 】

このようなアクティブマトリクス型表示装置は、同一基板上に様々な回路や素子を作り込むことで製造コストの低減、表示装置の小型化、歩留まりの上昇、スループットの低減など、様々な利点が得られるとして注目されている。

【 0 0 0 4 】

近年、自発光型素子として E L 素子を有したアクティブマトリクス型 E L 表示装置の研究が活発化している。E L 表示装置は有機 E L ディスプレイ (O E L D : Organic EL Display) 又は有機ライトエミッティングダイオード (O L E D : Organic Light Emitting Diode) とも呼ばれている。

【 0 0 0 5 】

E L 表示装置は、液晶表示装置と異なり自発光型である。E L 素子是一对の電極間に E L 層が挟まれた構造となっているが、E L 層は通常、積層構造となっている。代表的には、コダック・イーストマン・カンパニーの Tang らが提案した「正孔輸送層／発光層／電子輸送層」という積層構造が挙げられる。この構造は非常に発光効率が高く、現在、研究開発が進められている E L 表示装置は殆どこの構造を採用している。

【 0 0 0 6 】

また他にも、画素電極上に正孔注入層／正孔輸送層／発光層／電子輸送層、または正孔注入層／正孔輸送層／発光層／電子輸送層／電子注入層の順に積層する構造でも良い。E L 層に対して蛍光性色素等をドーピングしても良い。

【 0 0 0 7 】

そして、上記構造でなる E L 層に一对の電極から所定の電圧をかけ、それにより発光層においてキャリアの再結合が起こって発光する。

【 0 0 0 8 】

【発明が解決しようとする課題】

E L 表示装置には大きく分けて四つのカラー化表示方式があり、白色発光の E L

素子とカラーフィルターを組み合わせた方式、R（赤）G（緑）B（青）に対応した三種類のE L素子を形成する方式、青色又は青緑発光のE L素子と蛍光体（蛍光性の色変換層：CCM）とを組み合わせた方式、陰極（対向電極）に透明電極を使用してRGBに対応したE L素子を重ねる方式がある。

## 【0009】

カラーフィルターは、赤色、緑色、青色の光を抽出するカラーフィルターである。これらのカラーフィルターは、画素に対応する位置に形成され、これにより画素ごとに取り出す光の色を変えることができる。原理的にはカラーフィルターを用いた液晶表示装置のカラー化方式と同様である。なお、画素に対応した位置とは、画素電極と一致する位置を指す。

## 【0010】

但し、カラーフィルターは特定の波長の光を抽出することで透過した光の色純度を向上させるフィルターである。従って、取り出すべき波長の光成分が少ない場合には、その波長の光の輝度が極端に小さかったり、色純度が悪かったりという不具合を生じうる。

## 【0011】

公知の有機E L材料では、発光輝度の高い赤色が実現されておらず、図10にその一例を示したように赤色の発光輝度が、青色、緑色の発光輝度に比べて低い。そのような発光特性を有する有機E L材料をE L表示装置に用いた場合、表示する画像の赤色の発光輝度が悪くなってしまう。

## 【0012】

また、赤色の発光輝度が青色や緑色の発光輝度に比べて低いため、赤色よりもやや波長の短い橙色の光を赤色の光として用いる方法が従来行われてきた。しかし、この場合もE L表示装置が表示する画像の赤色の発光輝度は低く、赤色の画像を表示しようとしたときに、橙色として表示されてしまう。

## 【0013】

上述したことに鑑み、赤色、青色、緑色の発光輝度が異なるE L素子において、所望する赤色、青色、緑色のバランスの良い画像を表示するE L表示装置を提供することを課題とする。

【 0 0 1 4 】

【課題を解決するための手段】

本明細書で開示する発明の構成は、

T F T、前記 T F T に電氣的に接続された画素電極、前記画素電極を陰極もしくは陽極とする E L 素子、及び前記 E L 素子を封入する絶縁層が形成された E L 表示装置と、

前記 E L 素子にアナログ画像信号を印加する手段と、

前記アナログ画像信号をガンマ補正する手段とを有することを特徴とする電子装置である。

【 0 0 1 5 】

上記構成において、前記ガンマ補正するためのデータを記憶するメモリを有する構成としてもよい。

【 0 0 1 6 】

また、他の発明の構成は、

T F T と、

前記 T F T に電氣的に接続された画素電極と、

前記画素電極を陰極もしくは陽極とする E L 素子と、

前記 E L 素子を封入する絶縁層と、

前記 E L 素子にアナログ画像信号を印加する手段と、

前記アナログ画像信号をガンマ補正する手段とを同一基板上に有することを特徴とする E L 表示装置である。

【 0 0 1 7 】

上記構成に加え、同一基板上に前記ガンマ補正するためのデータを記憶するメモリを有する構成としてもよい。

【 0 0 1 8 】

また、上記 E L 表示装置は、カラー化するために前記画素電極に対応した位置にカラーフィルターが形成されている。

【 0 0 1 9 】

また、他の方法を用いてカラー化するために前記 E L 素子を、青色発光層を有

する第 1 の画素と、緑色発光層を有する第 2 の画素と、赤色発光層を有する第 3 の画素で形成してもよい。この場合においては、カラーフィルターを用いても用いなくともよい。

#### 【0020】

また、上記 EL 表示装置において、前記ガンマ補正は、赤色の信号を増幅させるものとしてもよいし、青色または緑色の信号を減衰させるものとしてもよい。また、前記ガンマ補正は、青色、緑色、及び赤色の信号に対してそれぞれ独立に行われるものとしてもよい。

#### 【0021】

このような構成とすることで、カラーフィルターにより取り出すべき波長の赤色の光成分が少ない EL 材料を用いた場合においても、例えばビデオ信号にガンマ補正を行なって RGB（赤色、青色、緑色）の発光輝度を調節して所望する RGB（赤色、青色、緑色）のバランスの良い画像を表示する EL 表示装置を提供することができる。

#### 【0022】

##### 【発明の実施の形態】

本願発明の実施形態について、図 1 及び図 2 を用い、以下に説明する。

#### 【0023】

図 1 は、本発明の EL 表示装置を示すブロック図である。図 1 において、100 はアクティブマトリクス基板であり、ソースドライバ回路 110 および 120、ゲートドライバ回路 130、および画素部 150 を有している。画素部 150 はマトリクス状に配置された画素を有しており、各画素は TFT 151、EL 素子 152 等を有している。なお、簡略化のため図示しないが、本実施例では R（赤）、G（緑）、B（青）に対応したカラーフィルターを用いてカラー化を実現している。

#### 【0024】

160 は映像信号処理回路であり、外部から入力されるアナログ信号をデジタル信号に変換する A/D 変換回路 163、およびデジタル信号を補正する補正回路 161、補正されたデジタル信号をアナログ信号に変換する D/A 変換回路 1



6 4 を有している。補正回路 1 6 1 は補正メモリ 1 6 2 を有している。本発明の表示装置においては、ビデオ信号 2 0 0 がガンマ補正される。例えば、補正メモリに記憶されたガンマ補正テーブルに基づいてビデオ信号 2 0 0 が補正される。

【 0 0 2 5 】

コントロール回路 1 7 0 は、アクティブマトリクス基板 1 0 0 および映像信号処理回路 1 6 0 に供給する種々の信号をコントロールする。コントロール回路 1 7 0 には同期信号 2 1 0 が入力される。

【 0 0 2 6 】

また、コントロール回路 1 7 0 は、同期信号 2 1 0 に基づいてソースドライバ回路 1 1 0 および 1 2 0、ゲートドライバ回路 1 3 0、ならびに映像信号処理回路 1 6 0 等の動作タイミングを制御するのに必要なパルス（スタートパルス、クロックパルス、同期信号等）を作成し供給する回路である。

【 0 0 2 7 】

なお、コントロール回路 1 7 0 は、入力された同期信号 2 1 0 を基準にして、位相同期された発振器から出力される発振クロック信号（OSC）を原発振として、予め設定されたカウント数（分周比）のクロックをカウントする動作（分周）を繰り返す。この分周と同時にクロックをカウントし、ソースドライバ回路に供給する画面水平方向のスタートパルス（S\_\_SP）およびクロックパルス（S\_\_CK）、ゲートドライバ回路に供給する画面垂直方向のスタートパルス（G\_\_SP）およびクロックパルス（G\_\_CK）、ならびにクロックパルス（D\_\_CK）等を作成する。さらに、水平同期信号（HSY）、垂直同期信号（VSY）を作成する場合もある。

【 0 0 2 8 】

映像信号処理回路 1 6 0、コントロール回路 1 7 0 等は、アクティブマトリクス基板 1 0 0 とは異なる基板、例えば別のプリント基板に実装されており、当該基板上の回路とアクティブマトリクス基板 1 0 0 とは、ケーブルやフレキシブル配線板等によって接続されている。なお、映像信号処理回路 1 6 0、コントロール回路 1 7 0 等の回路の一部または全部をアクティブマトリクス基板と同一基板に設ける構成とすれば集積化および小型化が図れるため、好ましいことはいうま

でもない。

【0029】

外部から映像信号処理回路160へ入力されるビデオ信号200はアナログ信号である。ビデオ信号200は、テレビジョン信号やビデオ信号などのアナログ信号でもよいし、コンピュータなどからのデータ信号をD/A変換し、アナログ信号としたものでもよい。

【0030】

映像信号処理回路160において、ビデオ信号200はA/D変換回路163によりデジタルビデオ信号に変換され補正回路161に出力される。補正回路161は、補正メモリに記憶されたガンマ補正テーブルに基づき、入力するデジタルビデオ信号に各EL素子の発光輝度を考慮したガンマ補正を施す。

【0031】

ガンマ補正とは、良好な階調表示を得るために、供給される画像信号を補正するものである。ガンマ補正されたデジタルビデオ信号はD/A変換回路164によりアナログビデオ信号に変換されソースドライバ回路110、120に供給される。

【0032】

この補正回路161によって、各EL素子に供給するビデオ信号をガンマ補正し、補正されたアナログビデオ信号の電圧および電流に応じて青色発光、緑色発光、赤色発光のそれぞれの発光輝度を適宜制御することができる。例えば、図10に示したような三種類(R、G、B)のカラーフィルターを用いたEL素子を用いた場合、Rの発光輝度を増大させて、各発光輝度が同一になるようにビデオ信号(Rに相当する)をガンマ補正すればよい。あるいは、BまたはGの発光輝度を低減させて各発光輝度が同一になるようにEL素子(BまたはGに相当する)に印加するビデオ信号をガンマ補正すればよい。加えて、Rの発光輝度を増大させ、BまたはGの発光輝度を低減させて各発光輝度が同一になるように各EL素子に印加するビデオ信号をガンマ補正してもよい。

【0033】

ここで、本発明の映像信号処理回路160の補正回路における補正メモリのガ

ンマ補正テーブルの作成方法の一例について説明する。

【 0 0 3 4 】

図 2 を参照する。図 2 には、本発明の映像信号処理回路 1 6 0 の補正回路における補正メモリのガンマ補正テーブルを作成する場合の回路ブロック図が示されている。2 0 1 は撮像装置であり、E L 素子の発光により表示される映像を電気信号に変換する。

【 0 0 3 5 】

この撮像装置 2 0 1 には、C C D カメラ、デジタルビデオカメラ等、他の撮像装置を用いることができる。また、単に表示された映像の明るさや輝度を測定する輝度計あるいは照度計が用いられてもよい。輝度計あるいは照度計が用いられる場合、これらの装置から供給される信号をデジタル信号に変換する A / D 変換回路を用いるとよい。

【 0 0 3 6 】

2 0 2 はデジタルシグナルプロセッサ ( D S P ) であり、2 0 3 はリファレンス信号供給源であり、2 0 4 はシグナルジェネレータ ( S G ) である。

【 0 0 3 7 】

映像信号処理回路 1 6 0 の補正回路 1 6 1 は、シグナルジェネレータ 2 0 4 から供給されるデジタル信号をガンマ補正し、補正後のデジタルビデオ信号を出力し、D / A 変換回路によりアナログビデオ信号に変換して、各 E L 素子に送出する。各 E L 素子は、映像信号処理回路 1 6 0 から供給されるアナログビデオ信号に基づいて発光し、映像を表示する。

【 0 0 3 8 】

表示された映像は、撮像装置 2 0 1 を用いてデジタル信号化される。撮像装置 2 0 0 から送出されるデジタル信号は、デジタルシグナルプロセッサ ( D S P ) 2 0 2 に供給される。デジタルシグナルプロセッサ 2 0 2 は、撮像装置 2 0 1 から供給されるデジタル信号とリファレンスデータ供給源 2 0 3 から供給されるデジタル信号とを比較し、そのデータのずれを補正回路 1 6 1 にフィードバックする。なお、リファレンスデータはシグナルジェネレータ 2 0 4 から直接供給されるようにしてもよい。

## 【0039】

デジタルシグナルプロセッサ202から供給される信号に従って、補正回路161は、シグナルジェネレータ204からのデジタル信号をさらに補正し、アナログビデオ信号に変換して再びEL素子に送出する。各EL素子は、映像信号処理回路160から供給されるアナログビデオ信号に基づいて発光し、映像を表示する。

## 【0040】

表示された映像は、撮像装置201を用いて再びデジタル信号化される。撮像装置201から供給されるデジタル信号は、デジタルシグナルプロセッサ202に送出される。デジタルシグナルプロセッサ202は、撮像装置201から供給されるデジタル信号とリファレンスデータ供給源203から供給されるデジタル信号とを比較し、そのずれを補正回路161に再びフィードバックする。

## 【0041】

こうして適切なガンマ補正のデータが得られたら、そのデータを補正メモリ162の指定したアドレスに記憶する。

## 【0042】

その後、次のビデオ信号の補正を開始するために、シグナルジェネレータ204は、前回と異なるデジタル信号を補正回路161に送出する。そして、そのデジタル信号に対する適切なガンマ補正のデータが得られたら、そのデータを補正メモリ162の指定したアドレスに記憶する。

## 【0043】

補正データが全て補正メモリ162に記憶されると、シグナルジェネレータ204、デジタルシグナルプロセッサ202は、アクティブマトリクス基板100から切り離される。以上をもって、ガンマ補正テーブルの作成が終了する。なお、ここで示したガンマ補正テーブルの作成方法は一例であって、特に限定されないことは言うまでもない。また、図1に示したブロック回路図も一例であって、例えば、補正メモリのない補正回路を用いてガンマ補正することも可能である。

## 【0044】

以後、デジタルビデオ信号が補正回路160に供給され、補正メモリ161に

記憶されているガンマ補正テーブルのデータに基づいて、デジタルビデオ信号が補正され、さらにアナログビデオ信号に変換された後、E L素子に供給される。補正回路 1 6 0 により、E L素子に供給されるアナログビデオ信号には適切な補正がされているので、バランスのとれた発光（赤色発光、緑色発光、及び青色発光）が得られ、良好な映像が表示される。

【0 0 4 5】

以上の構成でなる本願発明について、以下に示す実施例でもってさらに詳細な説明を行うこととする。

【0 0 4 6】

【実施例】

〔実施例 1〕

本実施例では、補正回路を備えた E L 表示装置について、図 1 を用い説明する。

【0 0 4 7】

図 1 は、本実施例の E L 表示装置を示すブロック図である。図 1 において、1 0 0 はアクティブマトリクス基板であり、ソースドライバ回路 1 1 0 および 1 2 0、ゲートドライバ回路 1 3 0、および画素部 1 5 0 を有している。画素部 1 5 0 はマトリクス状に配置された画素を有しており、各画素は T F T 1 5 1、E L 素子 1 5 2 等を有している。なお、簡略化のため図示しないが、本実施例では R（赤）、G（緑）、B（青）に対応したカラーフィルターを用いてカラー化を実現している。

【0 0 4 8】

1 6 0 は映像信号処理回路であり、外部から入力されるアナログ信号をデジタル信号に変換する A/D 変換回路 1 6 3、およびデジタル信号をガンマ補正する補正回路 1 6 1、ガンマ補正されたデジタル信号をアナログ信号に変換する D/A 変換回路 1 6 4 を有している。補正回路 1 6 1 は補正メモリ 1 6 2 を有している。

【0 0 4 9】

1 7 0 はコントロール回路であり、アクティブマトリクス基板 1 0 0 および映

像信号処理回路 1 6 0 に供給する種々の信号をコントロールする。コントロール回路 1 7 0 には同期信号 2 1 0 が入力される。

【 0 0 5 0 】

また、映像信号処理回路 1 6 0、コントロール回路 1 7 0 等は、アクティブマトリクス基板 1 0 0 とは異なる基板、例えば別のプリント基板に実装されており、当該基板上の回路とアクティブマトリクス基板 1 0 0 とは、ケーブルやフレキシブル配線板等によって接続されている。

【 0 0 5 1 】

外部から映像信号処理回路 1 6 0 へ入力されるビデオ信号 2 0 0 はテレビジョン信号やビデオ信号などのアナログ信号である。

【 0 0 5 2 】

映像信号処理回路 1 6 0 において、ビデオ信号 2 0 0 は A / D 変換回路 1 6 3 によりデジタルビデオ信号に変換され補正回路 1 6 1 に出力される。補正回路 1 6 1 は、補正メモリに記憶されたガンマ補正テーブルに基づき、入力するデジタルビデオ信号に各 E L 素子の発光輝度を考慮したガンマ補正を施す。ガンマ補正されたデジタルビデオ信号は D / A 変換回路 1 6 4 によりアナログビデオ信号に変換されソースドライバ回路 1 1 0、1 2 0 に供給される。

【 0 0 5 3 】

デジタルビデオ信号が補正回路 1 6 0 に供給され、補正メモリ 1 6 1 に記憶されているガンマ補正テーブルのデータに基づいて、デジタルビデオ信号がガンマ補正され、さらにアナログビデオ信号に変換された後、E L 素子に供給される。補正回路 1 6 0 により、E L 素子に供給されるアナログビデオ信号には適切なガンマ補正がされているので、バランスのとれた発光（赤色発光、緑色発光、及び青色発光）が得られ、良好な映像が表示される。

【 0 0 5 4 】

次に、本実施例の E L 表示装置の作製方法について図 3 ～ 図 5 を用いて説明する。但し、説明を簡単にするために、駆動回路に関しては基本回路である C M O S 回路を図示することとする。

【 0 0 5 5 】

まず、図 3 (A) に示すように、ガラス基板 3 0 0 上に下地膜 3 0 1 を 3 0 0 nm の厚さに形成する。本実施例では下地膜 3 0 2 として窒化酸化珪素膜を積層して用いる。この時、ガラス基板 3 0 0 に接する方の窒素濃度を 1 0 ~ 2 5 w t % としておくが良い。

## 【 0 0 5 6 】

次に下地膜 3 0 1 の上に 5 0 nm の厚さの非晶質珪素膜（図示せず）を公知の成膜法で形成する。なお、非晶質珪素膜に限定する必要はなく、非晶質構造を含む半導体膜（微結晶半導体膜を含む）であれば良い。さらに非晶質シリコンゲルマニウム膜などの非晶質構造を含む化合物半導体膜でも良い。また、膜厚は 2 0 ~ 1 0 0 nm の厚さであれば良い。

## 【 0 0 5 7 】

そして、公知の技術により非晶質珪素膜を結晶化し、結晶質珪素膜（多結晶シリコン膜若しくはポリシリコン膜ともいう） 3 0 2 を形成する。公知の結晶化方法としては、電熱炉を使用した熱結晶化方法、レーザー光を用いたレーザーアニール結晶化法、赤外光を用いたランプアニール結晶化法がある。本実施例では、XeCl ガスを用いたエキシマレーザー光を用いて結晶化する。

## 【 0 0 5 8 】

なお、本実施例では線状に加工したパルス発振型のエキシマレーザー光を用いるが、矩形であっても良いし、連続発振型のアルゴンレーザー光や連続発振型のエキシマレーザー光を用いることもできる。

## 【 0 0 5 9 】

本実施例では結晶質珪素膜を T F T の活性層として用いるが、非晶質珪素膜を用いることも可能である。また、オフ電流を低減する必要があるスイッチング用 T F T の活性層を非晶質珪素膜で形成し、電流制御用 T F T の活性層を結晶質珪素膜で形成することも可能である。非晶質珪素膜はキャリア移動度が低いため電流を流しにくくオフ電流が流れにくい。即ち、電流を流しにくい非晶質珪素膜と電流を流しやすい結晶質珪素膜の両者の利点を生かすことができる。

## 【 0 0 6 0 】

次に、図 3 (B) に示すように、結晶質珪素膜 3 0 2 上に酸化珪素膜でなる保

保護膜 303 を 130 nm の厚さに形成する。この厚さは 100 ~ 200 nm (好ましくは 130 ~ 170 nm) の範囲で選べば良い。また、珪素を含む絶縁膜であれば他の膜でも良い。この保護膜 303 は不純物を添加する際に結晶質珪素膜が直接プラズマに曝されないようにするためと、微妙な濃度制御を可能にするために設ける。

## 【0061】

そして、その上にレジストマスク 304a、304b を形成し、保護膜 303 を介して n 型を付与する不純物元素 (以下、n 型不純物元素という) を添加する。なお、n 型不純物元素としては、代表的には 15 族に属する元素、典型的にはリン又は砒素を用いることができる。なお、本実施例ではフォスフィン ( $\text{PH}_3$ ) を質量分離しないでプラズマ励起したプラズマドーピング法を用い、リンを  $1 \times 10^{18} \text{ atoms/cm}^3$  の濃度で添加する。勿論、質量分離を行うイオンインプランテーション法を用いても良い。

## 【0062】

この工程により形成される n 型不純物領域 305、306 には、n 型不純物元素が  $2 \times 10^{16} \sim 5 \times 10^{19} \text{ atoms/cm}^3$  (代表的には  $5 \times 10^{17} \sim 5 \times 10^{18} \text{ atoms/cm}^3$ ) の濃度で含まれるようにドーズ量を調節する。

## 【0063】

次に、図 3 (C) に示すように、保護膜 303 を除去し、添加した 15 族に属する元素の活性化を行う。活性化手段は公知の技術を用いれば良いが、本実施例ではエキシマレーザー光の照射により活性化する。勿論、パルス発振型でも連続発振型でも良いし、エキシマレーザー光に限定する必要はない。但し、添加された不純物元素の活性化が目的であるので、結晶質珪素膜が溶融しない程度のエネルギーで照射することが好ましい。なお、保護膜 303 をつけたままレーザー光を照射しても良い。

## 【0064】

なお、このレーザー光による不純物元素の活性化に際して、熱処理による活性化を併用しても構わない。熱処理による活性化を行う場合は、基板の耐熱性を考慮して 450 ~ 550 °C 程度の熱処理を行えば良い。



## 【0065】

この工程によりn型不純物領域305、306の端部、即ち、n型不純物領域305、306の周囲に存在するn型不純物元素を添加していない領域との境界部（接合部）が明確になる。このことは、後にTFTが完成した時点において、LDD領域とチャネル形成領域とが非常に良好な接合部を形成しうることを意味する。

## 【0066】

次に、図3（D）に示すように、結晶質珪素膜の不要な部分を除去して、島状の半導体膜（以下、活性層という）307～310を形成する。

## 【0067】

次に、図3（E）に示すように、活性層307～310を覆ってゲート絶縁膜311を形成する。ゲート絶縁膜311としては、10～200nm、好ましくは50～150nmの厚さの珪素を含む絶縁膜を用いれば良い。これは単層構造でも積層構造でも良い。本実施例では110nm厚の窒化酸化珪素膜を用いる。

## 【0068】

次に、200～400nm厚の導電膜を形成し、パターニングしてゲート電極312～316を形成する。このゲート電極312～316の端部をテーパ状にすることもできる。なお、本実施例ではゲート電極と、ゲート電極に電氣的に接続された引き回しのための配線（以下、ゲート配線という）とを別の材料で形成する。具体的にはゲート電極よりも低抵抗な材料をゲート配線として用いる。これは、ゲート電極としては微細加工が可能な材料を用い、ゲート配線には微細加工はできなくとも配線抵抗が小さい材料を用いるためである。勿論、ゲート電極とゲート配線とを同一材料で形成してしまっても構わない。

## 【0069】

また、ゲート電極は単層の導電膜で形成しても良いが、必要に応じて二層、三層といった積層膜とすることが好ましい。ゲート電極の材料としては公知のあらゆる導電膜を用いることができる。ただし、上述のように微細加工が可能、具体的には2μm以下の線幅にパターニング可能な材料が好ましい。

## 【0070】

代表的には、タンタル (Ta)、チタン (Ti)、モリブデン (Mo)、タングステン (W)、クロム (Cr)、シリコン (Si) から選ばれた元素でなる膜、または前記元素の窒化物膜 (代表的には窒化タンタル膜、窒化タングステン膜、窒化チタン膜)、または前記元素を組み合わせた合金膜 (代表的には Mo-W 合金、Mo-Ta 合金)、または前記元素のシリサイド膜 (代表的にはタングステンシリサイド膜、チタンシリサイド膜) を用いることができる。勿論、単層で用いても積層して用いても良い。

## 【0071】

本実施例では、50nm厚の窒化タングステン (WN) 膜と、350nm厚のタングステン (W) 膜とでなる積層膜を用いる。これはスパッタ法で形成すれば良い。また、スパッタガスとして Xe、Ne 等の不活性ガスを添加すると応力による膜はがれを防止することができる。

## 【0072】

またこの時、ゲート電極 313、316 はそれぞれ n 型不純物領域 305、306 の一部とゲート絶縁膜 311 を介して重なるように形成する。この重なった部分が後にゲート電極と重なった LDD 領域となる。

## 【0073】

次に、図 4 (A) に示すように、ゲート電極 312~316 をマスクとして自己整合的に n 型不純物元素 (本実施例ではリン) を添加する。こうして形成される不純物領域 317~323 には n 型不純物領域 305、306 の  $1/2 \sim 1/10$  (代表的には  $1/3 \sim 1/4$ ) の濃度でリンが添加されるように調節する。具体的には、 $1 \times 10^{16} \sim 5 \times 10^{18} \text{ atoms/cm}^3$  (典型的には  $3 \times 10^{17} \sim 3 \times 10^{18} \text{ atoms/cm}^3$ ) の濃度が好ましい。

## 【0074】

次に、図 4 (B) に示すように、ゲート電極等を覆う形でレジストマスク 324a~324c を形成し、n 型不純物元素 (本実施例ではリン) を添加して高濃度にリンを含む不純物領域 325~331 を形成する。ここでもフォスフィン ( $\text{PH}_3$ ) を用いたイオンドーピング法で行い、この領域のリンの濃度は  $1 \times 10^{20} \sim 1 \times 10^{21} \text{ atoms/cm}^3$  (代表的には  $2 \times 10^{20} \sim 5 \times 10^{21} \text{ atoms/cm}^3$ ) となるよう

に調節する。

【0075】

この工程によってnチャネル型TFTのソース領域若しくはドレイン領域が形成されるが、スイッチング用TFTでは、図4（A）の工程で形成したn型不純物領域320～322の一部を残す。

【0076】

次に、図4（C）に示すように、レジストマスク324a～324cを除去し、新たにレジストマスク332を形成する。そして、p型不純物元素（本実施例ではボロン）を添加し、高濃度にボロンを含む不純物領域333、334を形成する。ここではジボラン（ $B_2H_6$ ）を用いたイオンドープ法により $3 \times 10^{20} \sim 3 \times 10^{21} \text{ atoms/cm}^3$ （代表的には $5 \times 10^{20} \sim 1 \times 10^{21} \text{ atoms/cm}^3$ ）濃度となるようにボロンを添加する。

【0077】

なお、不純物領域333、334には既に $1 \times 10^{20} \sim 1 \times 10^{21} \text{ atoms/cm}^3$ の濃度でリンが添加されているが、ここで添加されるボロンはその少なくとも3倍以上の濃度で添加される。そのため、予め形成されていたn型の不純物領域は完全にP型に反転し、P型の不純物領域として機能する。

【0078】

次に、レジストマスク332を除去した後、それぞれの濃度で添加されたn型またはp型不純物元素を活性化する。活性化手段としては、ファーネスアニール法、レーザーアニール法、またはランプアニール法で行うことができる。本実施例では電熱炉において窒素雰囲気中、550℃、4時間の熱処理を行う。

【0079】

このとき雰囲気中の酸素を極力排除することが重要である。なぜならば酸素が少しでも存在していると露呈したゲート電極の表面が酸化され、抵抗の増加を招くと共に後にオーミックコンタクトを取りにくくなるからである。従って、上記活性化工程における処理雰囲気中の酸素濃度は1ppm以下、好ましくは0.1ppm以下とすることが望ましい。

【0080】

次に、活性化工程が終了したら300nm厚のゲート配線335を形成する。ゲート配線335の材料としては、アルミニウム（Al）又は銅（Cu）を主成分（組成として50～100%を占める。）とする金属膜を用いれば良い。配置としては図3のゲート配線211のように、スイッチング用TFTのゲート電極314、315（図3のゲート電極19a、19bに相当する）を電氣的に接続するように形成する。（図4（D））

## 【0081】

このような構造とすることでゲート配線の配線抵抗を非常に小さくすることができるため、面積の大きい画像表示領域（画素部）を形成することができる。即ち、画面の大きさが対角10インチ以上（さらには30インチ以上）のEL表示装置を実現する上で、本実施例の画素構造は極めて有効である。

## 【0082】

次に、図5（A）に示すように、第1層間絶縁膜336を形成する。第1層間絶縁膜336としては、珪素を含む絶縁膜を単層で用いるか、その中で組み合わせた積層膜を用いれば良い。また、膜厚は400nm～1.5 $\mu$ mとすれば良い。本実施例では、200nm厚の窒化酸化珪素膜の上に800nm厚の酸化珪素膜を積層した構造とする。

## 【0083】

さらに、3～100%の水素を含む雰囲気中で、300～450℃で1～12時間の熱処理を行い水素化処理を行う。この工程は熱的に励起された水素により半導体膜の不對結合手を水素終端する工程である。水素化の他の手段として、プラズマ水素化（プラズマにより励起された水素を用いる）を行っても良い。

## 【0084】

なお、水素化処理は第1層間絶縁膜336を形成する間に入れても良い。即ち、200nm厚の窒化酸化珪素膜を形成した後で上記のように水素化処理を行い、その後で残り800nm厚の酸化珪素膜を形成しても構わない。

## 【0085】

次に、第1層間絶縁膜336に対してコンタクトホールを形成し、ソース配線337～340と、ドレイン配線341～343を形成する。なお、本実施例で

はこの電極を、Ti膜を100nm、Tiを含むアルミニウム膜を300nm、Ti膜150nmをスパッタ法で連続形成した3層構造の積層膜とする。勿論、他の導電膜でも良い。

## 【0086】

次に、50～500nm（代表的には200～300nm）の厚さで第1パッシベーション膜344を形成する。本実施例では第1パッシベーション膜344として300nm厚の窒化酸化珪素膜を用いる。これは窒化珪素膜で代用しても良い。

## 【0087】

なお、窒化酸化珪素膜の形成に先立って $H_2$ 、 $NH_3$ 等水素を含むガスを用いてプラズマ処理を行うことは有効である。この前処理により励起された水素が第1層間絶縁膜336に供給され、熱処理を行うことで、第1パッシベーション膜344の膜質が改善される。それと同時に、第1層間絶縁膜336に添加された水素が下層側に拡散するため、効果的に活性層を水素化することができる。

## 【0088】

次に、図5（B）に示すように有機樹脂からなる第2層間絶縁膜345を形成する。有機樹脂としてはポリイミド、ポリアミド、アクリル、BCB（ベンゾシクロブテン）等を使用することができる。特に、第2層間絶縁膜345は平坦化の意味合いが強いので、平坦性に優れたアクリルが好ましい。本実施例ではTF Tによって形成される段差を十分に平坦化しうる膜厚でアクリル膜を形成する。好ましくは1～5 $\mu m$ （さらに好ましくは2～4 $\mu m$ ）とすれば良い。

## 【0089】

次に、第2層間絶縁膜345及び第1パッシベーション膜344にドレイン配線343に達するコンタクトホールを形成し、画素電極346を形成する。本実施例では画素電極346として300nm厚のアルミニウム合金膜（1wt%のチタンを含有したアルミニウム膜）を形成する。なお、347は隣接する画素電極の端部である。

## 【0090】

次に、図5（C）に示すように、アルカリ化合物348を形成する。本実施例

ではフッ化リチウム膜を5 nmの厚さを狙って蒸着法により形成する。そして、その上に100 nm厚のEL層349をスパインコート法により形成する。

## 【0091】

EL層349を構成するEL材料としては、ポリパラフェニレンビニレン（PPV）系やポリフルオレン系などのポリマー系有機材料や低分子系有機材料が挙げられる。具体的には、発光層となる白色発光を示すポリマー系有機材料として、特開平8-96959号公報または特開平9-63770号公報に記載された材料を用いれば良い。例えば、1,2-ジクロロメタンに、PVK（ポリビニルカルバゾール）、Bu-PBD（2-（4'-tert-ブチルフェニル）-5-（4'-ビフェニル）-1,3,4-オキサジアゾール）、クマリン6、DCM1（4-ジシアノメチレン-2-メチル-6-p-ジメチルアミノスチリル-4H-ピラン）、TPB（テトラフェニルブタジエン）、ナイルレッドを溶解したものをを用いれば良い。このとき膜厚は30~150 nm（好ましくは40~100 nm）とすれば良い。以上の例は本願発明のEL層として用いることのできる有機材料の一例であって、本願発明を限定するものではない。

## 【0092】

また、前述したようにカラー化方式には大きく分けて四つあり、本実施例ではカラー化するためRGBに対応したカラーフィルターを形成する方式を用いた。EL層349は公知の材料や構造を用いることができるが本願発明では白色発光の可能な低分子系有機材料を用いた。なお、RGBに対応したカラーフィルターは、アクティブマトリクス基板上の画素電極上方に位置させればよい。また、アクティブマトリクス基板にEL素子を封入するようにして他の基板を貼り付け、その基板にカラーフィルターを設ける構成としてもよい。なお、簡略化のためカラーフィルターは図示していない。

## 【0093】

また、青色又は青緑発光のEL層と蛍光体（蛍光性の色変換層：CCM）とを組み合わせたカラー表示方式、RGBに対応したEL層を重ねることでカラー表示を行う方式も採用できる。

## 【0094】

なお、本実施例ではEL層349を上記発光層のみの単層構造とするが、必要に応じて電子注入層、電子輸送層、正孔輸送層、正孔注入層、電子阻止層もしくは正孔素子層を設けても良い。

#### 【0095】

次に、EL層349を覆って200nm厚の透明導電膜でなる陽極350を形成する。本実施例では酸化インジウムと酸化亜鉛との化合物からなる膜を蒸着法により形成し、パターニングを行って陽極とする。

#### 【0096】

最後に、プラズマCVD法により窒化珪素膜でなる第2パッシベーション膜351を100nmの厚さに形成する。この第2パッシベーション膜351はEL層349を水分等から保護する。また、EL層349で発生した熱を逃がす役割も果たす。放熱効果をさらに高めるために、窒化珪素膜と炭素膜（好ましくはダイヤモンドライクカーボン膜）を積層して第2パッシベーション膜とすることも有効である。

#### 【0097】

こうして図5（C）に示すような構造のアクティブマトリクス型EL表示装置が完成する。ところで、本実施例のアクティブマトリクス型EL表示装置は、画素部だけでなく駆動回路部にも最適な構造のTFTを配置することにより、非常に高い信頼性を示し、動作特性も向上しうる。

#### 【0098】

まず、極力動作速度を落とさないようにホットキャリア注入を低減させる構造を有するTFTを、駆動回路を形成するCMOS回路のnチャネル型TFTとして用いる。なお、ここでいう駆動回路としては、シフトレジスタ、バッファ、レベルシフタ、サンプリング回路（サンプル及びホールド回路）などが含まれる。デジタル駆動を行う場合には、D/Aコンバータなどの信号変換回路も含まれる。

#### 【0099】

本実施例の場合、図6（C）に示すように、nチャネル型TFTの活性層は、ソース領域355、ドレイン領域356、LDD領域357及びチャネル形成領

域 3 5 8 を含み、LDD 領域 3 5 7 はゲート絶縁膜 3 1 1 を介してゲート電極 3 1 3 と重なっている。

【0 1 0 0】

ドレイン領域側のみに LDD 領域を形成しているのは、動作速度を落とさないための配慮である。また、この n チャンネル型 T F T はオフ電流値をあまり気にする必要はなく、それよりも動作速度を重視した方がよい。従って、LDD 領域 3 5 7 は完全にゲート電極に重ねてしまい、極力抵抗成分を少なくすることが望ましい。即ち、いわゆるオフセットはなくした方がよい。

【0 1 0 1】

また、CMOS 回路の p チャンネル型 T F T は、ホットキャリア注入による劣化が殆ど気にならないので、特に LDD 領域を設けなくても良い。勿論、n チャンネル型 T F T と同様に LDD 領域を設け、ホットキャリア対策を講じることも可能である。

【0 1 0 2】

なお、駆動回路の中でもサンプリング回路は他の回路と比べて少し特殊であり、チャンネル形成領域を双方向に大電流が流れる。即ち、ソース領域とドレイン領域の役割が入れ替わるのである。さらに、オフ電流値を極力低く抑える必要があり、そういった意味でスイッチング用 T F T と電流制御用 T F T の中間程度の機能を有する T F T を配置することが望ましい。

【0 1 0 3】

なお、上記構成は、図 3 ～ 5 に示した作製工程に従って T F T を作製することによって容易に実現することができる。また、本実施例では画素部と駆動回路の構成のみ示しているが、本実施例の作製工程に従えば、その他にも信号分割回路、D/A コンバータ回路、オペアンプ回路など駆動回路以外の論理回路を同一基板上に形成することが可能であり、さらにはメモリ部やマイクロプロセッサ等を形成しようと考えている。

【0 1 0 4】

次いで、図 5 (C) まで完成したら、少なくとも画素部、好ましくは駆動回路及び画素部を囲むようにしてシーリング材（ハウジング材ともいう）1 8 を設け



る。(図6)なお、シーリング材18は素子部を囲めるような凹部を持つガラス板を用いても良いし、紫外線硬化樹脂を用いても良い。このとき、EL素子は完全に前記密閉空間に封入された状態となり、外気から完全に遮断される。

## 【0105】

さらに、シーリング材18と基板10との間の空隙20には不活性ガス(アルゴン、ヘリウム、窒素等)を充填しておいたり、酸化バリウム等の乾燥剤を設けておくことが望ましい。これによりEL素子の水分等による劣化を抑制することが可能である。

## 【0106】

また、EL層の封入処理が完了したら、基板上に形成された素子又は回路から引き回された端子と外部信号端子とを接続するためのコネクタ(フレキシブルプリントサーキット:FPC17)を取り付けて製品として完成する。なお、図6に示したように配線26はシーリング材18と基板300との間を隙間(但し接着剤19で塞がれている。)を通してFPC17に電氣的に接続されている。

## 【0107】

ここで本実施例のアクティブマトリクス型EL表示装置の構成を図7の上面図を用いて説明する。図7において、300は基板、11は画素部、12はソース側駆動回路、13はゲート側駆動回路であり、それぞれの駆動回路は配線14~16を経てFPC17に至り、外部機器へと接続される。

## 【0108】

以上説明したような図7に示す状態は、FPC17を外部機器の端子に接続することで画素部に画像を表示することができる。本明細書中では、FPCを取り付けることで画像表示が可能な状態となる物品をEL表示装置と定義している。

## 【0109】

なお、本実施例ではEL素子の出力光がアクティブマトリクス基板の上面側に出力される例を示したが、EL素子を下から順にITOでなる画素電極(陽極)/EL層/MgAg電極(陰極)で形成する構成としてもよい。この場合、EL素子の出力光はTFTが形成された基板側(アクティブマトリクス基板の下面側)に出力される。

【0110】

〔実施例 2〕

実施例 1 では、EL 層を構成する EL 材料として白色発光を示す低分子系有機材料を用いた例を示したが、本実施例では、R（赤）、G（緑）、B（青）に対応した三種類のポリマー系有機材料層を重ねた例を示す。なお、本実施例は実施例 1 と EL 材料のみが異なっているだけであるのでその点についてのみ示す。

【0111】

実施例 1 に示した低分子系有機材料に代えて、ポリマー系有機材料（ポリパラフェニレンビニレン（PPV）系、ポリフルオレン系等）を用いればよい。例えば、赤色発光材料にはシアノポリフェニレンビニレン、緑色発光材料にはポリフェニレンビニレン、青色発光材料にはポリフェニレンビニレン及びポリアルキルフェニレンを用いた。

【0112】

このような構成とすることで発光輝度の高い発光（赤色発光、緑色発光、及び青色発光）が得られる。

【0113】

〔実施例 3〕

実施例 1 では、結晶質珪素膜 302 の形成手段としてレーザー結晶化を用いているが、本実施例では異なる結晶化手段を用いる場合について説明する。

【0114】

本実施例では、非晶質珪素膜を形成した後、特開平 7-130652 号公報に記載された技術を用いて結晶化を行う。同公報に記載された技術は、結晶化を促進（助長）する触媒として、ニッケル等の元素を用い、結晶性の高い結晶質珪素膜を得る技術である。

【0115】

また、結晶化工程が終了した後で、結晶化に用いた触媒を除去する工程を行っても良い。その場合、特開平 10-270363 号若しくは特開平 8-330602 号に記載された技術により触媒をゲッタリングすれば良い。

【0116】

また、本出願人による特願平 1 1 - 0 7 6 9 6 7 の出願明細書に記載された技術を用いて T F T を形成しても良い。

【0 1 1 7】

以上のように、実施例 1 に示した作製工程は一実施例であって、実施例 1 の図 5 (C) の構造が実現できるのであれば、他の作製工程を用いても問題はない。なお、本実施例の構成は、実施例 2 の構成とも自由に組み合わせることが可能である。

【0 1 1 8】

〔実施例 4〕

実施例 1 ではトップゲート型 T F T の場合について説明したが、本願発明は T F T 構造に限定されるものではないので、ボトムゲート型 T F T (代表的には逆スタガ型 T F T) を用いて実施しても構わない。また、逆スタガ型 T F T は如何なる手段で形成されたものでも良い。

【0 1 1 9】

逆スタガ型 T F T は工程数がトップゲート型 T F T よりも少なくし易い構造であるため、本願発明の課題である製造コストの低減には非常に有利である。なお、本実施例の構成は、実施例 2 または実施例 3 の構成とも自由に組み合わせることが可能である。

【0 1 2 0】

〔実施例 5〕

本願発明を実施して形成された E L 表示装置は、自発光型であるため液晶表示装置に比べて明るい場所での視認性に優れ、しかも視野角が広い。従って、様々な電子装置の表示部として用いることができる。例えば、T V 放送等を大画面で鑑賞するには対角 3 0 インチ以上 (典型的には 4 0 インチ以上) の E L ディスプレイ (E L 表示装置を筐体に組み込んだディスプレイ) の表示部として本願発明の E L 表示装置を用いるとよい。

【0 1 2 1】

なお、E L ディスプレイには、パソコン用ディスプレイ、T V 放送受信用ディスプレイ、広告表示用ディスプレイ等の全ての情報表示用ディスプレイが含まれ

る。また、その他にも様々な電子装置の表示部として本願発明の E L 表示装置を用いることができる。

【 0 1 2 2 】

その様な電子装置としては、ビデオカメラ、デジタルカメラ、ゴーグル型ディスプレイ（ヘッドマウントディスプレイ）、カーナビゲーションシステム、カーオーディオ、ノート型パーソナルコンピュータ、ゲーム機器、携帯情報端末（モバイルコンピュータ、携帯電話、携帯型ゲーム機または電子書籍等）、記録媒体を備えた画像再生装置（具体的にはコンパクトディスク（C D）、レーザーディスク（L D）又はデジタルビデオディスク（D V D）等の記録媒体を再生し、その画像を表示しうるディスプレイを備えた装置）などが挙げられる。特に、斜め方向から見ることの多い携帯情報端末は視野角の広さが重要視されるため、E L 表示装置を用いることが望ましい。それら電子装置の具体例を図 8 に示す。

【 0 1 2 3 】

図 8（A）は E L ディスプレイであり、筐体 2 0 0 1、支持台 2 0 0 2、表示部 2 0 0 3 等を含む。本願発明は表示部 2 0 0 3 に用いることができる。E L ディスプレイは自発光型であるためバックライトが必要なく、液晶ディスプレイよりも薄い表示部とすることができる。

【 0 1 2 4 】

図 8（B）はビデオカメラであり、本体 2 1 0 1、表示部 2 1 0 2、音声入力部 2 1 0 3、操作スイッチ 2 1 0 4、バッテリー 2 1 0 5、受像部 2 1 0 6 等を含む。本願発明の E L 表示装置は表示部 2 1 0 2 に用いることができる。

【 0 1 2 5 】

図 8（C）は頭部取り付け型の E L ディスプレイの一部（右片側）であり、本体 2 2 0 1、信号ケーブル 2 2 0 2、頭部固定バンド 2 2 0 3、表示部 2 2 0 4、光学系 2 2 0 5、E L 表示装置 2 2 0 6 等を含む。本願発明は E L 表示装置 2 2 0 6 に用いることができる。

【 0 1 2 6 】

図 8（D）は記録媒体を備えた画像再生装置（具体的には D V D 再生装置）であり、本体 2 3 0 1、記録媒体（C D、L D または D V D 等） 2 3 0 2、操作ス

イッチ 2 3 0 3、表示部 (a) 2 3 0 4、表示部 (b) 2 3 0 5 等を含む。表示部 (a) は主として画像情報を表示し、表示部 (b) は主として文字情報を表示するが、本願発明の E L 表示装置はこれら表示部 (a)、(b) に用いることができる。なお、記録媒体を備えた画像再生装置には、C D 再生装置、ゲーム機器なども含まれうる。

【0 1 2 7】

図 8 (E) は携帯型 (モバイル) コンピュータであり、本体 2 4 0 1、カメラ部 2 4 0 2、受像部 2 4 0 3、操作スイッチ 2 4 0 4、表示部 2 4 0 5 等を含む。本願発明の E L 表示装置は表示部 2 4 0 5 に用いることができる。

【0 1 2 8】

図 8 (F) はパーソナルコンピュータであり、本体 2 5 0 1、筐体 2 5 0 2、表示部 2 5 0 3、キーボード 2 5 0 4 等を含む。本願発明の E L 表示装置は表示部 2 5 0 3 に用いることができる。

【0 1 2 9】

なお、将来的に E L 材料の発光輝度が高くなれば、出力した画像情報を含む光をレンズ等で拡大投影してフロント型若しくはリア型のプロジェクターに用いることも可能となる。

【0 1 3 0】

また、E L 表示装置は発光している部分が電力を消費するため、発光部分が極力少なくなるように情報を表示することが望ましい。従って、携帯情報端末、特に携帯電話やカーオーディオのような文字情報を主とする表示部に E L 表示装置を用いる場合には、非発光部分を背景として文字情報を発光部分で形成するように駆動することが望ましい。

【0 1 3 1】

ここで図 9 (A) は携帯電話であり、本体 2 6 0 1、音声出力部 2 6 0 2、音声入力部 2 6 0 3、表示部 2 6 0 4、操作スイッチ 2 6 0 5、アンテナ 2 6 0 6 を含む。本願発明の E L 表示装置は表示部 2 6 0 4 に用いることができる。なお、表示部 2 6 0 4 は黒色の背景に白色の文字を表示することで携帯電話の消費電力を抑えることができる。

【0132】

また、図9（B）はカーオーディオであり、本体2701、表示部2702、操作スイッチ2703、2704を含む。本願発明のEL表示装置は表示部2702に用いることができる。また、本実施例では車載用カーオーディオを示すが、据え置き型のカーオーディオに用いても良い。なお、表示部2704は黒色の背景に白色の文字を表示することで消費電力を抑えられる。これは据え置き型のカーオーディオにおいて特に有効である。

【0133】

以上の様に、本願発明の適用範囲は極めて広く、あらゆる分野の電子装置に用いることが可能である。また、本実施例の電子装置は実施例1～4の構成を自由に組み合わせたEL表示装置を用いることで得ることができる。

【0134】

【発明の効果】

本発明においては、EL表示装置の画素に印加される信号をガンマ補正する手段を備えたことにより、適宜制御された発光輝度で発光するEL素子を有するEL表示装置が作製される。

【0135】

また、本願発明のEL表示装置を表示部として用いることにより、安価で視認性の高い電子装置を得ることができる。

【図面の簡単な説明】

【図1】 本発明のEL表示装置の回路ブロック図である。

【図2】 本発明のEL表示装置のガンマ補正テーブルを作成する際の構成図である。

【図3】 アクティブマトリクス型EL表示装置の作製工程を示す図。

【図4】 アクティブマトリクス型EL表示装置の作製工程を示す図。

【図5】 アクティブマトリクス型EL表示装置の作製工程を示す図。

【図6】 EL表示装置の断面図を示す図。

【図7】 EL表示装置の上面図を示す図。

【図8】 電子機器の一例を示す図。

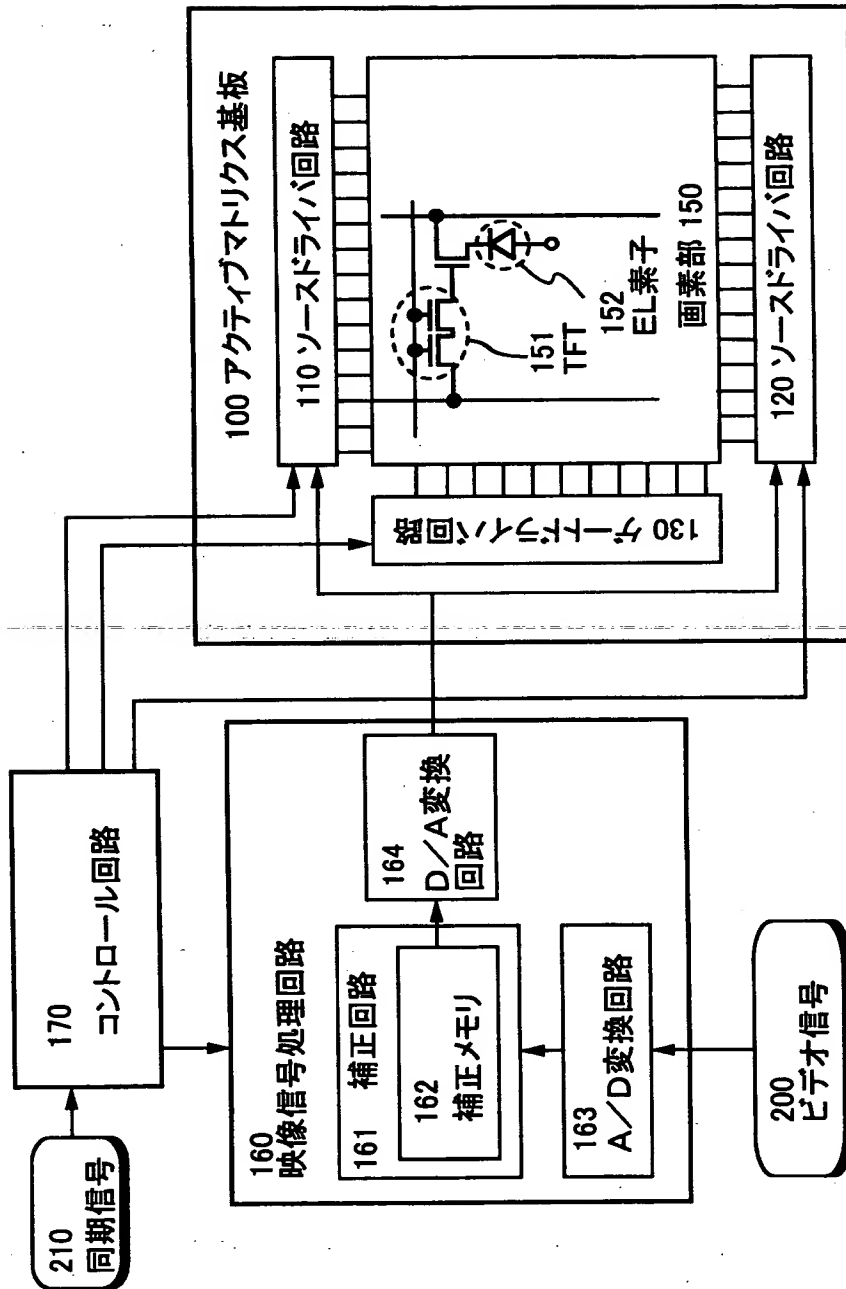
【図 9】 電子機器の一例を示す図。

【図 1 0】 E L 素子 ( R 、 G 、 B ) の発光輝度と電流密度の特性を示す図。

【書類名】

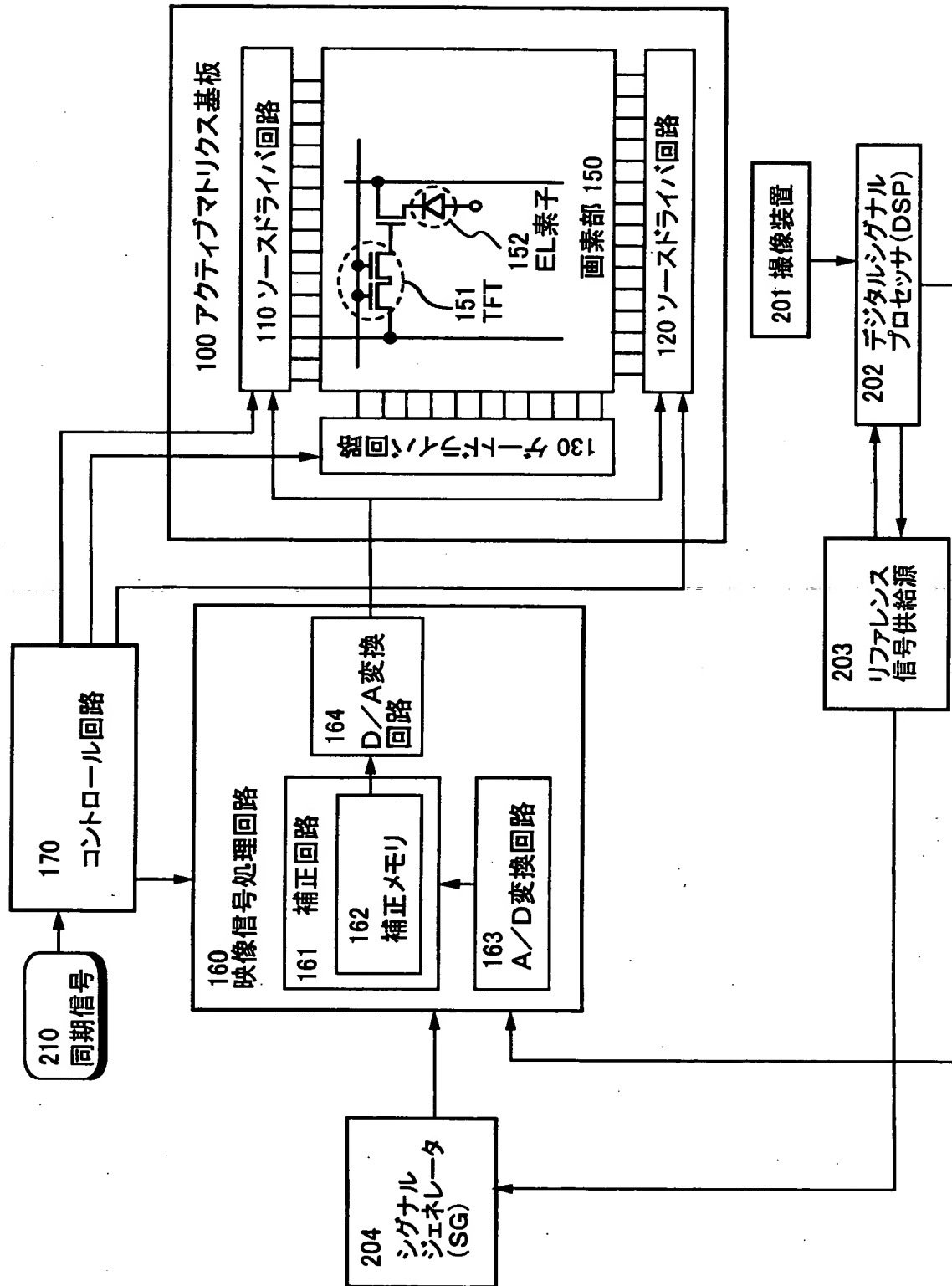
図面

【図 1】

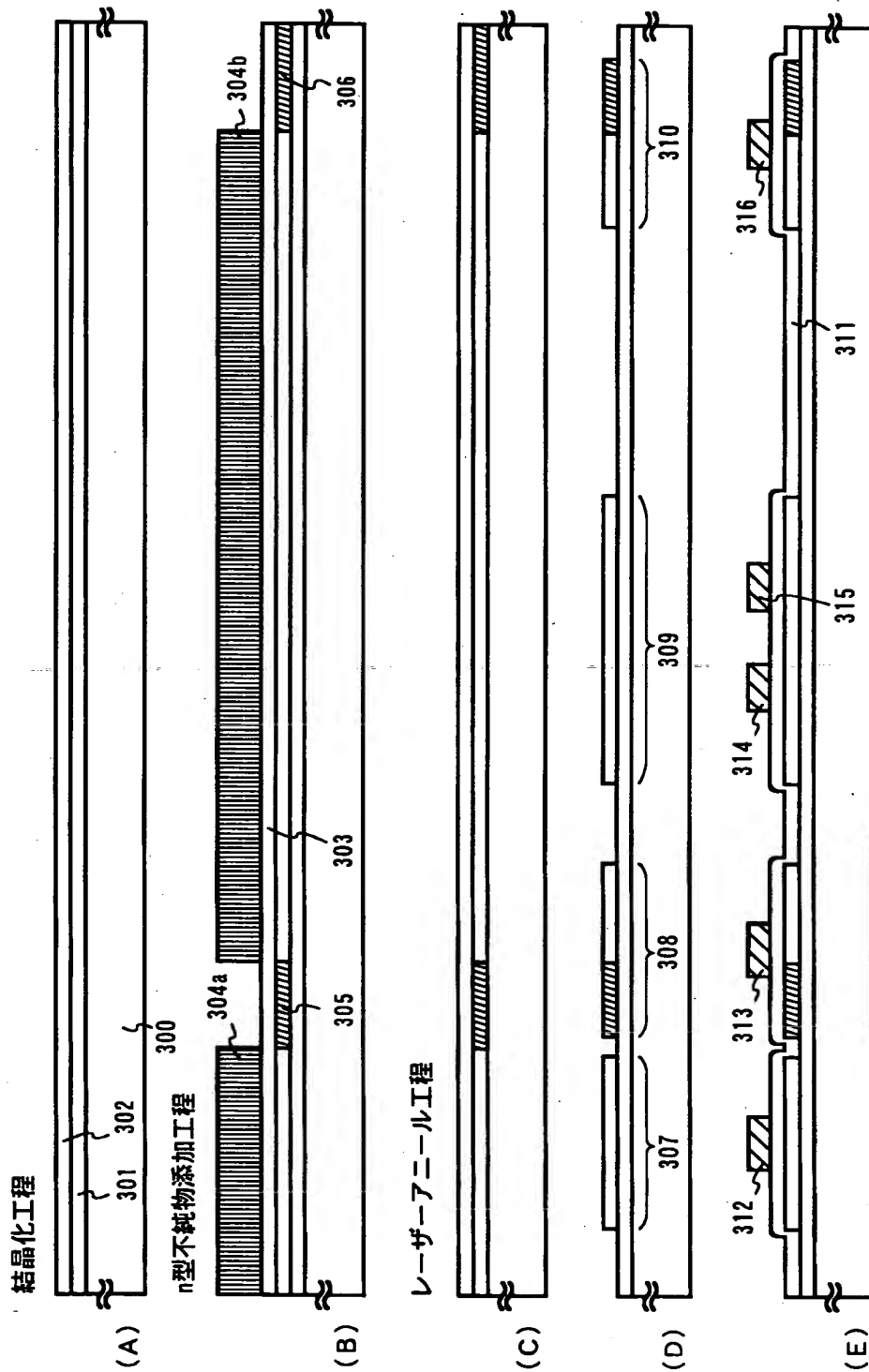




【図 2】



【図 3】

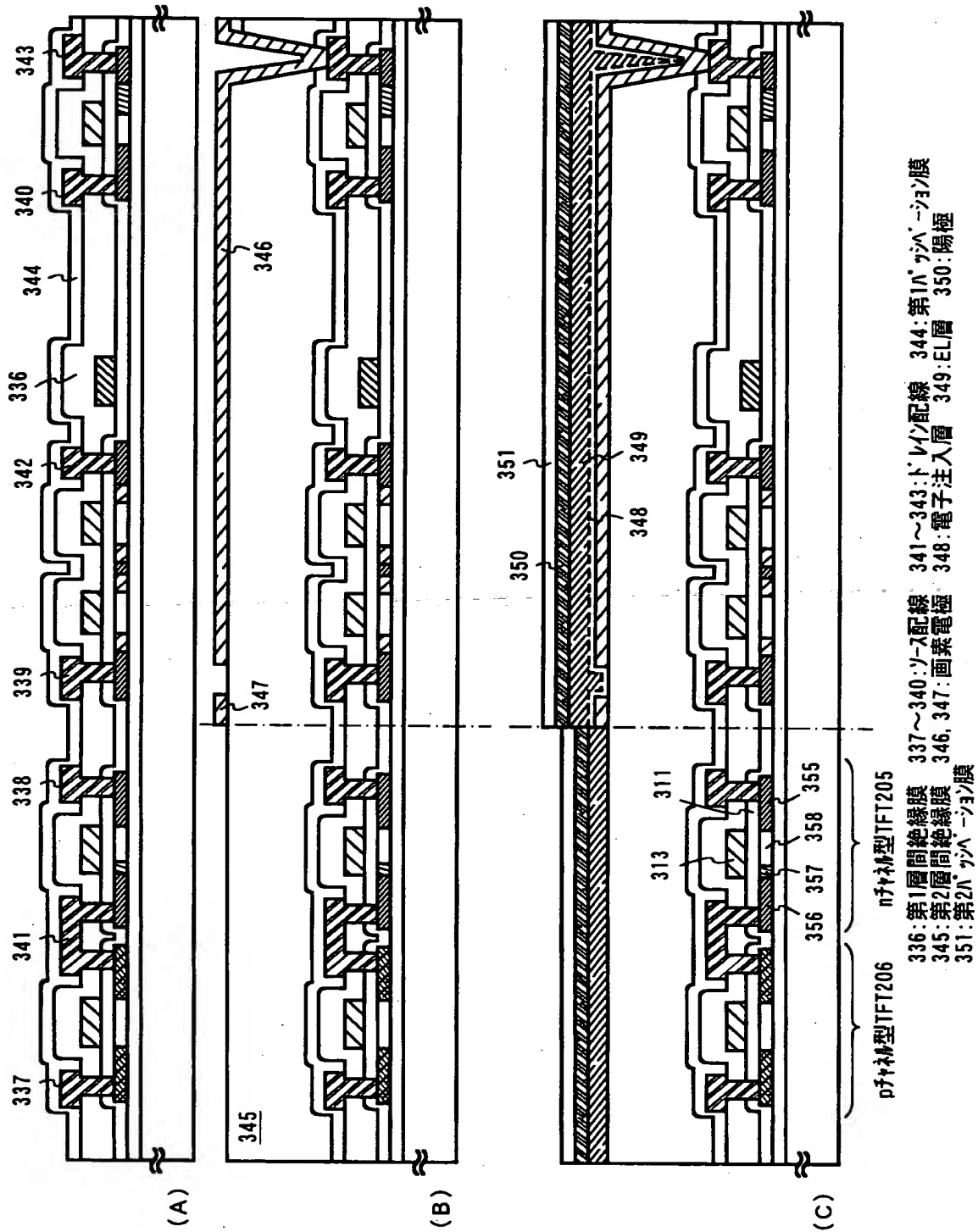


【図 4】

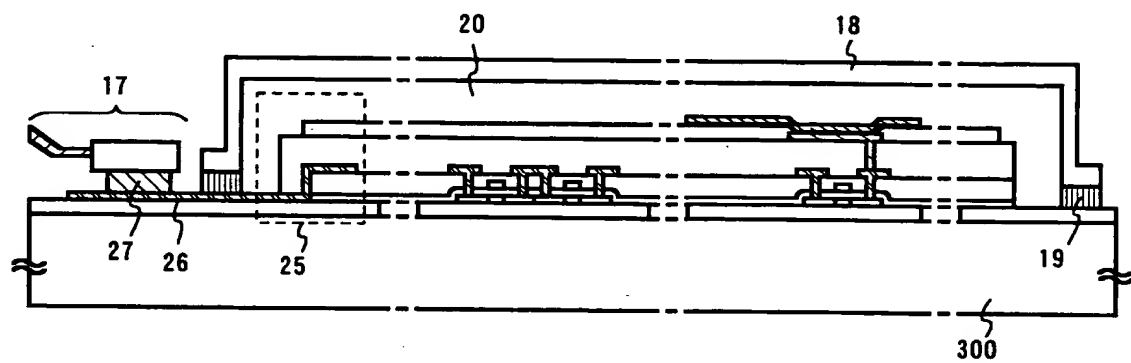


317~323: n型不純物領域(c) 324a~324c, 332: p型不純物領域(a) 333, 334: p型不純物領域(a)  
335: p型不純物領域(b)

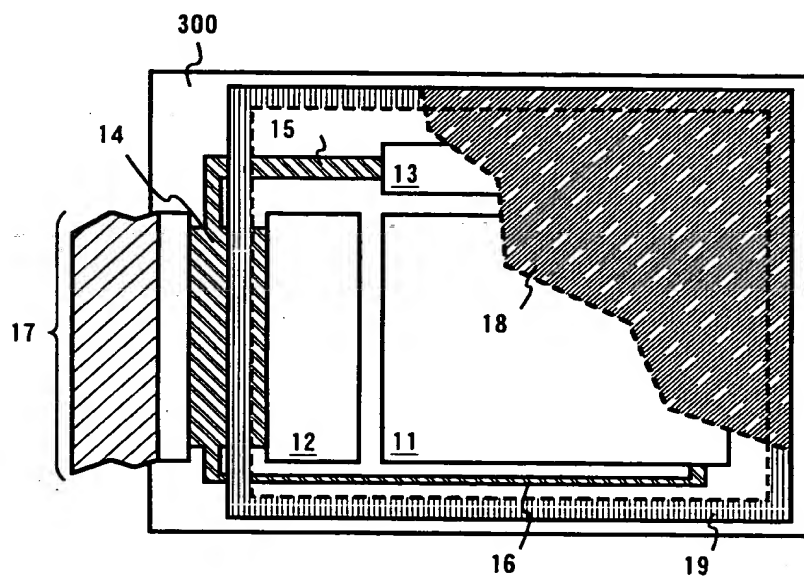
【図 5】



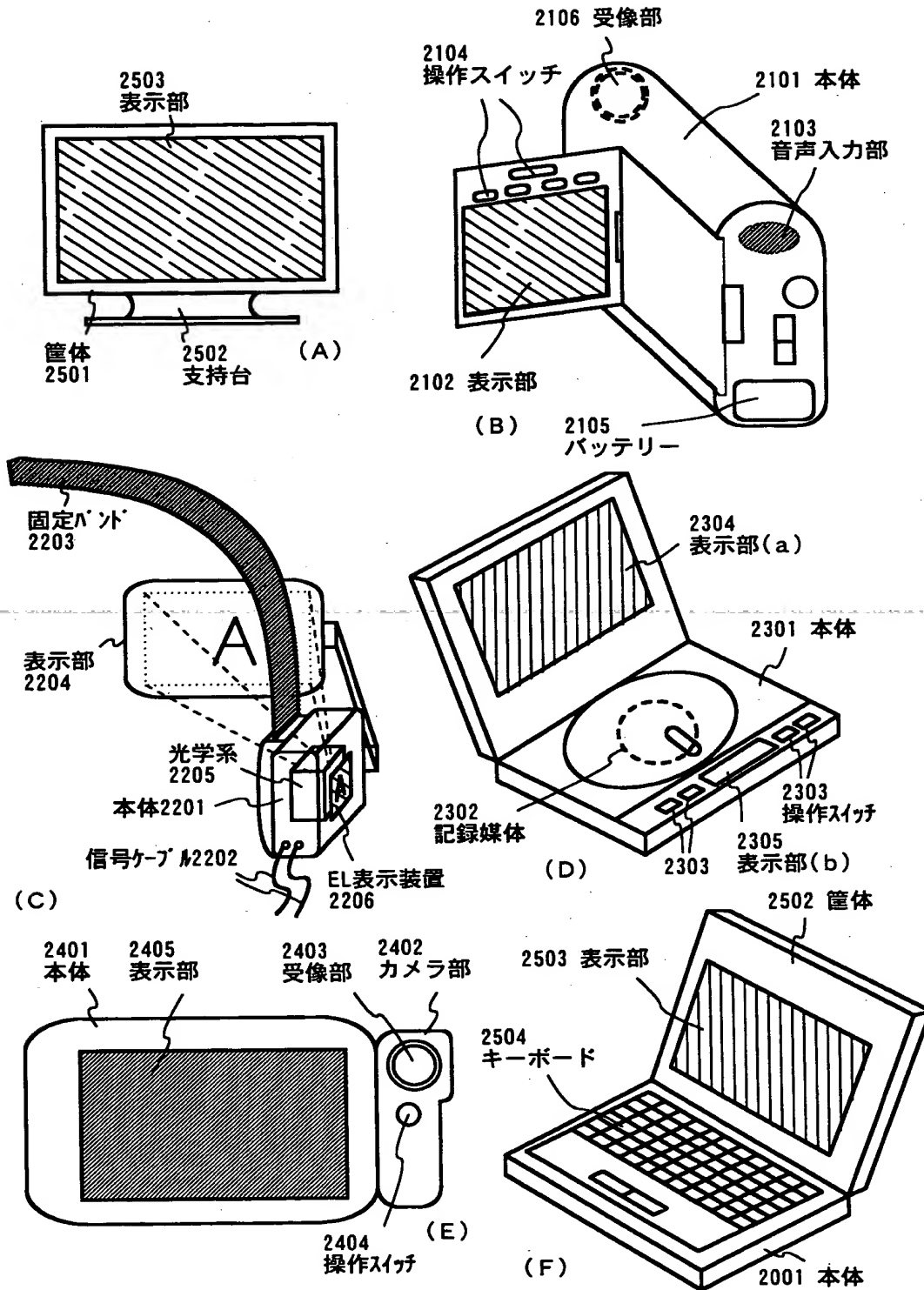
【図 6】



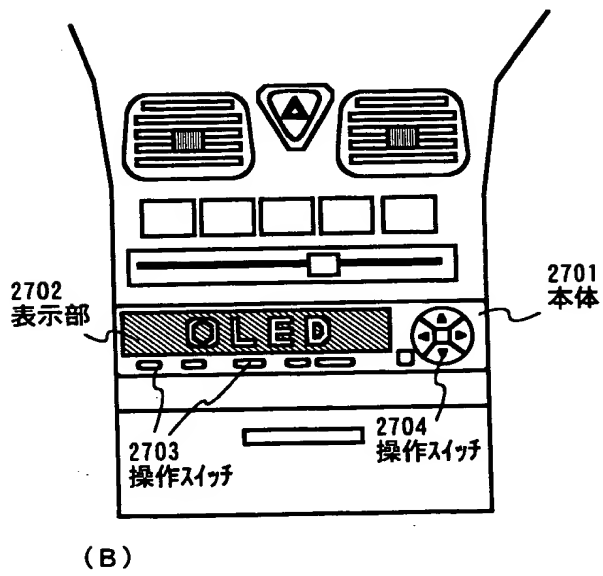
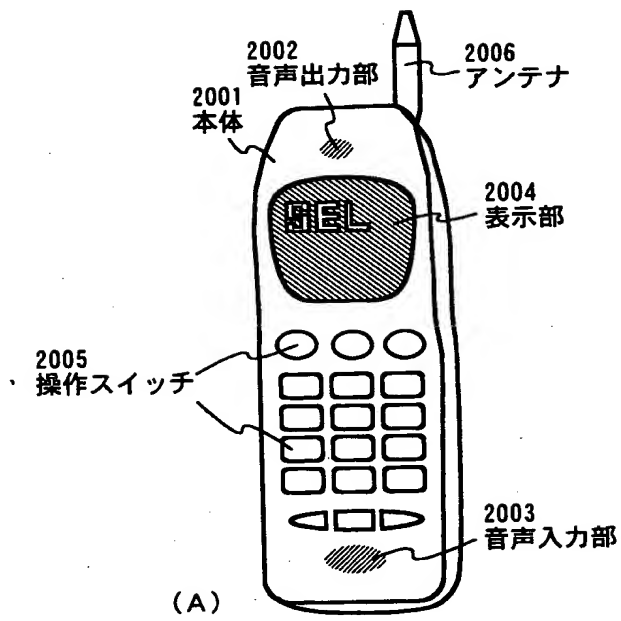
【図 7】



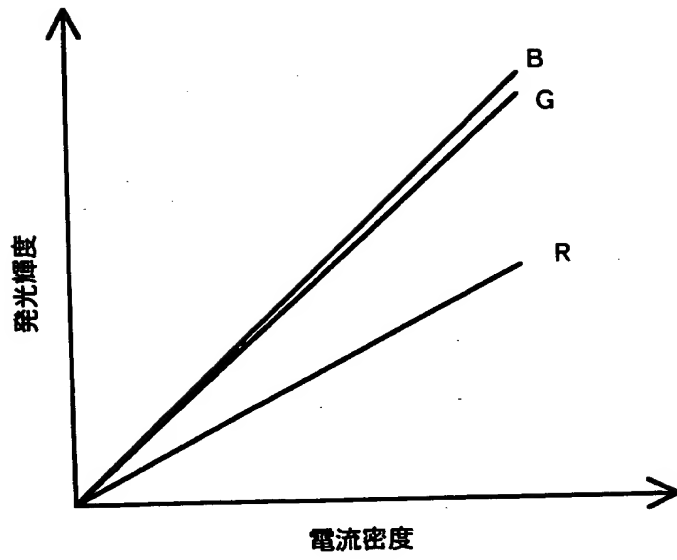
【図 8】



【図 9】



【図 1 0】





【書類名】 要約書

【要約】

【課題】 赤色、青色、緑色の色純度が異なる E L 表示装置において、所望する赤色、青色、緑色のバランスの良い画像を表示する E L 表示装置を提供することを課題とする。

【解決手段】 各 E L 素子に供給するビデオ信号を補正回路 1 6 1 によりガンマ補正し、補正されたアナログビデオ信号の電圧および電流に応じて青色発光、緑色発光、赤色発光のそれぞれの色純度を適宜制御する。

【選択図】 図 1

出 願 人 履 歴 情 報

識別番号 [000153878]

1. 変更年月日 1990年 8月17日  
[変更理由] 新規登録  
住 所 神奈川県厚木市長谷398番地  
氏 名 株式会社半導体エネルギー研究所